

Calcolatori Elettronici

C.d.L. in Ingegneria Elettronica (L-8)

anno III, semestre II

A.A. 2018/19

Orario delle lezioni



Lunedì	09:00 – 11:00	P3
Martedì	09:00 – 11:00	P3
Mercoledì	11:00 – 14:00	D43

Informazioni Generali



- Calcolatori Elettronici
 - ▣ 79 ore per 9 CFU

- Obiettivi
 - ▣ Conoscenza delle tecnologie dei sistemi digitali.
 - ▣ Conoscenza dell'organizzazione dei calcolatori elettronici e dell'architettura del set delle istruzioni.
 - ▣ Esperienza diretta nello sviluppo di SW per microcontrollori.

Argomenti trattati



- Progetto di reti combinatorie, di reti sequenziali sincrone
- Progettazione di un sistema digitale
- Elementi architetturali di base di un calcolatore
- Il repertorio delle istruzioni
- La CPU
- La pipeline
- Processori superscalari
- La memoria
- Il sottosistema di Ingresso/Uscita
- Il linguaggio Assembly
- I microcontrollori

Testi di riferimento



Franco Fummi, Mariagiovanna Sami, Cristina Silvano

Progettazione digitale, 2a ed.

McGraw-Hill

Giacomo Bucci

Calcolatori elettronici. Architettura e organizzazione.

McGraw-Hill

Materiale fornito dal docente

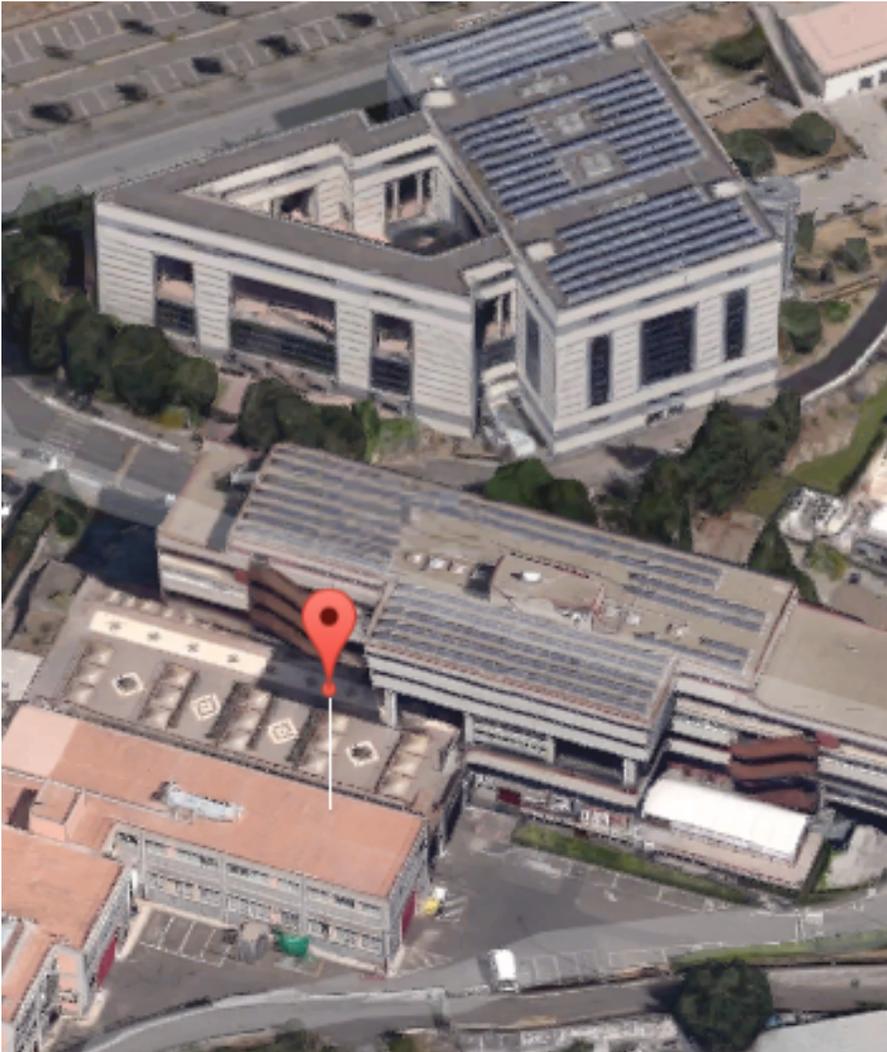
Modalità d'esame



- Prove in itinere?

- Prova finale
 - Prova al calcolatore/scritto
 - Elaborato (opzionale)

Ricevimento



- via e-mail
- via skype
- In ufficio
 - ▣ Giovedì 10.30 - 12.30
 - ▣ Previo appuntamento da concordare via e-mail.

Contatti



e-mail: salvatore.monteleone@dieei.unict.it

Skype: [ing.monteleone](https://www.skype.com/people/ing.monteleone)

Ufficio

Stanza 15, “ASSEGNISTI” – Edificio 13

Cittadella Universitaria

Tel: 095 738 2382

Sito web: <http://utenti.dieei.unict.it/users/smonteleone/>
raggiungibile anche come <http://bit.ly/ing-monteleone>

La pagina del corso è disponibile anche su [Studium.UniCT](#)